

Senior ASIC Digital Design Engineer

[Apply Now](#)

Company: Stathera, Inc.

Location: Greater Toronto Area

Category: other-general

COMPANY INFORMATION Stathera is a semiconductor company focused on delivering performance leading MEMS timing and frequency reference solutions for the semiconductor industry. Headquartered in Montreal, our team specializes in MEMS timing products which provides disruptive competitive advantages over quartz-based timing. At Stathera, we are also passionate about saving time, and reducing system costs for our customers. Our first-to-the-world true dual-output (kHz and MHz) MEMS oscillator replaces two quartz-based oscillators, enabling simplification of system design, miniaturization, BOM reduction, lower current consumption, and lower cost for a variety of applications including wearables, IoT and smartphones. Stathera is transforming the 100-year-old quartz-based timing market to MEMS-based timing with our breakthrough innovation in Timing technology and was the only Canadian company to make it to EE Times Silicon 60: 2018's Emerging Companies to Watch.

INTRODUCTION TO ROLE Stathera is looking for an Senior ASIC Digital Design Engineer to join our team. We encourage candidates with a strong background in digital design to apply to this position. The successful candidate will earn valuable experience in a fast moving, collaborative, and high performing Startup environment. The Senior ASIC Digital Design Engineer will report directly to the Director of ASIC Engineering and will be expected to work a total of 40 hours per week. The candidate can be based in Toronto, Montreal or Boston.

RESPONSIBILITIES AND DUTIES Develop and implement digital circuits for ASIC projects, ensuring functionality and adherence to design specifications. Perform synthesis and optimization to meet performance, area, and power targets. Coordinate with cross-functional teams for seamless integration of digital designs into

larger systems. Prepare comprehensive design documentation, including specifications, test plans, and implementation details. REQUIRED SKILLS BSEE or MSEE with minimum 3 years experience in digital design. Familiar with Verilog and Xcelium. Good knowledge of back-end synthesis tools Genus/Innn Shell, Perl, Python and TCL is a plus. Experience in defining synthesis constraints and STA. Scripting experience, and ability to apply good design quality while meeting tight deadlines. Ability to produce clear and comprehensive design documentation. DESIRED SKILLS Understanding of digital logic and verification flow. Experience in synthesis and achieving timing closure. Problem-solving and analytical skills. Works well under pressure and has great time management skills. BENEFITS At Stathera, we value the well-being and success of our exceptional employees. That's why we proudly offer a comprehensive Group Benefits Plan that includes medical, dental, and vision coverage, which is accompanied by an annual Health and Wellness Allowance. In line with our commitment to fostering a collaborative and inclusive work environment, we provide the opportunity to our employees to share in our success through our Employee Stock Ownership Plan. In addition to our competitive compensation plans, we also understand the importance of maintaining a healthy work-life balance. To support this, we provide employees with annual personal days in addition to their accrued vacation days, empowering our employees to effectively manage personal commitments while maintaining their professional pursuits. If you are looking to start your career with a supportive team, gain valuable work experience, please send us your resume, we would love to hear from you! Stathera is an Equal Opportunity and Affirmative Action employer. We are committed to creating a work environment based on mutual respect, hard work and inclusion without bias or discrimination. Our team is made up of people from all backgrounds and walks of life, and each member is valued for what they know and what they can contribute. As a collective we are continuously learning and encourage each other to push our boundaries and make mistakes we can all learn from. Those who do so will get an opportunity to grow with us and share in our success. -----INFORMATIONS SUR L'ENTREPRISE Stathera est une société de semi-conducteurs qui se consacre à la fourniture de solutions de synchronisation MEMS et de référence de fréquence pour l'industrie des semi-conducteurs. Basée à Montréal, notre équipe est spécialisée dans les produits de synchronisation MEMS qui offrent des avantages concurrentiels par rapport à la synchronisation à base de quartz. Chez Stathera, nous sommes également passionnés par le gain de temps et la réduction des coûts des systèmes pour nos clients. Notre oscillateur MEMS à double sortie (kHz et MHz), le premier au monde,

remplace deux oscillateurs à quartz, ce qui permet de simplifier la conception du système, de le miniaturiser, de réduire la nomenclature, de diminuer la consommation de courant et de réduire les coûts pour une variété d'applications, y compris les wearables, l'IoT et les téléphones intelligents. Stathera transforme le marché du chronométrage à base de quartz, vieux de 100 ans, en chronométrage à base de MEMS grâce à son innovation révolutionnaire en matière de technologie de chronométrage et a été la seule entreprise canadienne à faire partie du EE Times Silicon 60 : 2018's Emerging Companies to Watch (les entreprises émergentes à surveiller).

INTRODUCTION AU RÔLE

Stathera est à la recherche d'un ingénieur senior en conception numérique ASIC pour rejoindre son équipe. Nous encourageons les candidats ayant une solide expérience en conception numérique à postuler à ce poste. Le candidat retenu acquerra une expérience précieuse dans un environnement de startup en évolution rapide, collaboratif et performant. L'ingénieur senior en conception numérique ASIC sera directement rattaché au directeur de ASIC et devra travailler 40 heures par semaine. Le candidat peut être basé à Toronto, Montréal ou Boston.

RESPONSABILITÉS ET DEVOIRS

Développer et mettre en œuvre des circuits numériques pour des projets ASIC, en garantissant la fonctionnalité et le respect des spécifications de conception. Effectuer la synthèse et l'optimisation pour atteindre les objectifs de performance, de surface et de puissance. Coordonner avec les équipes interfonctionnelles l'intégration transparente des conceptions numériques dans des systèmes plus vastes. Préparer une documentation complète sur la conception, y compris les spécifications, les plans de test et les détails de la mise en œuvre.

COMPÉTENCES REQUISES

BSEE ou MSEE avec au moins 3 ans d'expérience en conception numérique. Doit être familier avec Verilog et Xcelium. Une bonne connaissance des outils de synthèse Genus/Innn Shell, Perl, Python et TCL est un plus. Expérience dans la définition des contraintes de synthèse et des STA. Expérience des scripts et capacité à appliquer une bonne qualité de conception tout en respectant des délais serrés. Capacité à produire une documentation claire et complète sur la conception.

COMPÉTENCES SOUHAITÉES

Compréhension de la logique numérique et du flux de vérification. Expérience de la synthèse et de l'obtention d'une fermeture temporelle. Compétences en matière de résolution de problèmes et d'analyse. Travaille bien sous pression et possède d'excellentes compétences en matière de gestion du temps.

AVANTAGES

Chez Stathera, nous attachons une grande importance au bien-être et à la réussite de nos employés exceptionnels. C'est pourquoi nous sommes fiers d'offrir un régime d'avantages sociaux complet qui comprend une couverture médicale, dentaire et visuelle, accompagnée d'une allocation annuelle de santé et

de bien-être. Conformément à notre engagement de favoriser un environnement de travail collaboratif et inclusif, nous offrons à nos employés la possibilité de participer à notre succès par le biais de notre plan d'actionnariat salarié. En plus de nos plans de rémunération compétitifs, nous sommes conscients de l'importance de maintenir un bon équilibre entre vie professionnelle et vie privée. Pour ce faire, nous offrons à nos employés des jours personnels annuels en plus de leurs jours de vacances accumulés, ce qui leur permet de gérer efficacement leurs engagements personnels tout en poursuivant leurs activités professionnelles. Si vous souhaitez commencer votre carrière au sein d'une équipe qui vous soutient et acquérir une expérience professionnelle précieuse, envoyez-nous votre curriculum vitae, nous serons ravis de vous entendre! Stathera est un employeur qui prône l'égalité des chances et l'action positive. Nous nous engageons à créer un environnement de travail basé sur le respect mutuel, le travail acharné et l'inclusion, sans parti pris ni discrimination. Notre équipe est composée de personnes de toutes origines et de tous horizons, et chaque membre est apprécié pour ce qu'il sait et ce qu'il peut apporter. En tant que collectif, nous apprenons en permanence et nous nous encourageons mutuellement à repousser nos limites et à commettre des erreurs dont nous pouvons tous tirer des enseignements. Ceux qui le font auront l'occasion de grandir avec nous et de partager notre succès.

[Apply Now](#)

Cross References and Citations:

- 1. Senior ASIC Digital Design Engineer**[Telecomjobs](#)[Jobs Greater Toronto Area](#)
[Telecomjobs](#) ↗
- 2. Senior ASIC Digital Design Engineer**[Neurologistjobs](#) [Jobs Greater Toronto Area](#)
[Neurologistjobs](#) ↗
- 3. Senior ASIC Digital Design Engineer**[Reactjobsnearme](#)[Jobs Greater Toronto Area](#)
[Reactjobsnearme](#) ↗
- 4. Senior ASIC Digital Design Engineer**[Searchcanadajobs](#) [Jobs Greater Toronto Area](#)
[Searchcanadajobs](#) ↗
- 5. Senior ASIC Digital Design Engineer**[Polandjobs](#) [Jobs Greater Toronto Area](#) [Polandjobs](#)



6. Senior ASIC Digital Design Engineer Dairyjobs Jobs Greater Toronto Area Dairyjobs ↗

7. Senior ASIC Digital Design Engineer Warehousejobsnearme Jobs Greater Toronto Area Warehousejobsnearme ↗

8. Senior ASIC Digital Design Engineer Cinemajobs Jobs Greater Toronto Area Cinemajobs ↗

9. Senior ASIC Digital Design Engineer Projectmanagementjobs Jobs Greater Toronto Area Projectmanagementjobs ↗

10. Senior ASIC Digital Design Engineer Mumbaijobs Jobs Greater Toronto Area Mumbaijobs ↗

11. Senior ASIC Digital Design Engineer Techstartupjobs Jobs Greater Toronto Area Techstartupjobs ↗

12. Senior ASIC Digital Design Engineer Blockchainjobs Jobs Greater Toronto Area Blockchainjobs ↗

13. Senior ASIC Digital Design Engineer Clerkjobs Jobs Greater Toronto Area Clerkjobs ↗

14. Senior ASIC Digital Design Engineer Moroccojobs Jobs Greater Toronto Area Moroccojobs ↗

15. Senior ASIC Digital Design Engineer Philippinesjobs Jobs Greater Toronto Area Philippinesjobs ↗

16. Senior ASIC Digital Design Engineer Statisticsjobs Jobs Greater Toronto Area Statisticsjobs ↗

17. Senior ASIC Digital Design Engineer Lisbonjobs Jobs Greater Toronto Area Lisbonjobs ↗



18. Senior ASIC Digital Design Engineer Publicrelationsjobs Jobs Greater Toronto Area Publicrelationsjobs ↗

19. Senior asic digital design engineer Jobs Greater toronto area ↗

20. AMP Version of Senior asic digital design engineer ↗

21. Senior asic digital design engineer Greater toronto area Jobs ↗

22. Senior asic digital design engineer Jobs Greater toronto area ↗

23. Senior asic digital design engineer Job Search ↗

24. Senior asic digital design engineer Search ↗

25. Senior asic digital design engineer Find Jobs ↗

Source: <https://ca.expertini.com/jobs/job/senior-asic-digital-design-engineer-greater-toronto-area-stathera-inc--925-130616/>

Generated on: 2024-05-03 by Expertini.Com